

МИНИСТЕРСТВО ОБРАЗОВАНИЯ И НАУКИ РОССИЙСКОЙ ФЕДЕРАЦИИ  
Федеральное государственное автономное образовательное учреждение высшего образования  
"Казанский (Приволжский) федеральный университет"  
Институт физики



УТВЕРЖДАЮ

Проректор по образовательной деятельности КФУ

Проф. Таюрский Д.А.



\_\_\_\_\_ 20\_\_ г.

*подписано электронно-цифровой подписью*

## Программа дисциплины

Теория и применение микропроцессорных систем для защиты информации Б1.В.ДВ.9

Направление подготовки: 10.03.01 - Информационная безопасность

Профиль подготовки: Безопасность автоматизированных систем

Квалификация выпускника: бакалавр

Форма обучения: очное

Язык обучения: русский

Год начала обучения по образовательной программе: 2017

**Автор(ы):** Латыпов Р.Р.

**Рецензент(ы):** Шерстюков О.Н.

### **СОГЛАСОВАНО:**

Заведующий(ая) кафедрой: Шерстюков О. Н.

Протокол заседания кафедры No \_\_\_\_\_ от "\_\_\_\_\_" \_\_\_\_\_ 20\_\_ г.

Учебно-методическая комиссия Института физики:

Протокол заседания УМК No \_\_\_\_\_ от "\_\_\_\_\_" \_\_\_\_\_ 20\_\_ г.

Казань  
2017

## Содержание

1. Перечень планируемых результатов обучения по дисциплине (модулю), соотнесенных с планируемыми результатами освоения образовательной программы
2. Место дисциплины в структуре основной профессиональной образовательной программы высшего образования
3. Объем дисциплины (модуля) в зачетных единицах с указанием количества часов, выделенных на контактную работу обучающихся с преподавателем (по видам учебных занятий) и на самостоятельную работу обучающихся
4. Содержание дисциплины (модуля), структурированное по темам (разделам) с указанием отведенного на них количества академических часов и видов учебных занятий
  - 4.1. Структура и тематический план контактной и самостоятельной работы по дисциплине/ модулю
  - 4.2. Содержание дисциплины
5. Перечень учебно-методического обеспечения для самостоятельной работы обучающихся по дисциплине (модулю)
6. Фонд оценочных средств по дисциплине (модулю)
  - 6.1. Перечень компетенций с указанием этапов их формирования в процессе освоения образовательной программы и форм контроля их освоения
  - 6.2. Описание показателей и критериев оценивания компетенций на различных этапах их формирования, описание шкал оценивания
  - 6.3. Типовые контрольные задания или иные материалы, необходимые для оценки знаний, умений, навыков и (или) опыта деятельности, характеризующих этапы формирования компетенций в процессе освоения образовательной программы
  - 6.4. Методические материалы, определяющие процедуры оценивания знаний, умений, навыков и (или) опыта деятельности, характеризующих этапы формирования компетенций
7. Перечень основной и дополнительной учебной литературы, необходимой для освоения дисциплины (модуля)
  - 7.1. Основная литература
  - 7.2. Дополнительная литература
8. Перечень ресурсов информационно-телекоммуникационной сети "Интернет", необходимых для освоения дисциплины (модуля)
9. Методические указания для обучающихся по освоению дисциплины (модуля)
10. Перечень информационных технологий, используемых при осуществлении образовательного процесса по дисциплине (модулю), включая перечень программного обеспечения и информационных справочных систем (при необходимости)
11. Описание материально-технической базы, необходимой для осуществления образовательного процесса по дисциплине (модулю)
12. Средства адаптации преподавания дисциплины к потребностям обучающихся инвалидов и лиц с ограниченными возможностями здоровья

Программу дисциплины разработал(а)(и) доцент, к.н. Латыпов Р.Р. (Кафедра радиофизики, Отделение радиофизики и информационных систем), Ruslan.Latypov@kpfu.ru

### 1. Перечень планируемых результатов обучения по дисциплине (модулю), соотнесенных с планируемыми результатами освоения образовательной программы

Выпускник, освоивший дисциплину, должен обладать следующими компетенциями:

Шифр компетенции	Расшифровка приобретаемой компетенции
ПК-3	способностью администрировать подсистемы информационной безопасности объекта защиты;
ОПК-3	способностью применять положения электротехники, электроники и схемотехники для решения профессиональных задач;
ОПК-4	способностью понимать значение информации в развитии современного общества, применять информационные технологии для поиска и обработки информации;
ПК-2	способностью применять программные средства системного, прикладного и специального назначения, инструментальные средства, языки и системы программирования для решения профессиональных задач;
ОПК-1	способностью анализировать физические явления и процессы для решения профессиональных задач;

Выпускник, освоивший дисциплину:

Должен знать:

- ? типы информации аналоговые и цифровые;
- ? типы и характеристики преобразователей из одной формы в другую;
- ? общие принципы построения цифровых микроэлектронных устройств;
- ? общие принципы построения аналоговых микроэлектронных устройств;
- ? принципы построения распределенных систем управления;
- ? виды протоколов связи;
- ? способы и методы разработки и производства микроэлектронных устройств;

Должен уметь:

- ? создавать микроэлектронные устройства;
- ? проводить анализ и оценивание микроэлектронных устройств;
- ? проводить анализ стабильности работы микроэлектронных устройств;

Должен владеть:

- ? навыками работы со средствами отладки и программирования микропроцессоров;
- ? навыками работы со средствами отладки и программирования программируемых логических матриц;
- ? навыками работы со средствами отладки и программирования программируемых аналоговых матриц.

Должен демонстрировать способность и готовность:

- ? типы архитектур процессоров;
- ? типы современные способы конфигурирования микропроцессорных встраиваемых систем;
- ? общие принципы построения цифровых микроэлектронных устройств;
- ? виды протоколов связи;
- ? способы и методы построения микропроцессорных, микроконтроллерных систем;
- ? язык конфигурирования программируемых логических схем на базовом уровне.
- ? создавать микропроцессорные устройства;
- ? проводить анализ стабильности работы микропроцессорных устройств;
- ? навыками разработки системы команд для микропроцессорной системы;
- ? навыками работы со средствами отладки и программирования микропроцессоров;
- ? навыками работы со средствами отладки и программирования программируемых логических матриц;

## **2. Место дисциплины в структуре основной профессиональной образовательной программы высшего образования**

Данная учебная дисциплина включена в раздел "Б1.В.ДВ.9 Дисциплины (модули)" основной профессиональной образовательной программы 10.03.01 "Информационная безопасность (Безопасность автоматизированных систем)" и относится к дисциплинам по выбору. Осваивается на 4 курсе, в 7 семестре.

## **3. Объем дисциплины (модуля) в зачетных единицах с указанием количества часов, выделенных на контактную работу обучающихся с преподавателем (по видам учебных занятий) и на самостоятельную работу обучающихся**

Общая трудоемкость дисциплины составляет 5 зачетных(ые) единиц(ы), 180 часа(ов).

Контактная работа - 90 часа(ов), в том числе лекции - 26 часа(ов), практические занятия - 0 часа(ов), лабораторные работы - 64 часа(ов), контроль самостоятельной работы - 0 часа(ов).

Самостоятельная работа - 36 часа (ов).

Контроль (зачёт / экзамен) - 54 часа(ов).

Форма промежуточного контроля дисциплины: экзамен в 7 семестре.

#### 4. Содержание дисциплины (модуля), структурированное по темам (разделам) с указанием отведенного на них количества академических часов и видов учебных занятий

##### 4.1 Структура и тематический план контактной и самостоятельной работы по дисциплине/ модулю

N	Раздел дисциплины/ модуля	Семестр	Виды и часы контактной работы, их трудоемкость (в часах)			Самостоятельная работа
			Лекции	Практические занятия	Лабораторные работы	
1.	Тема 1. Язык конфигурирования программируемых логических схем Verilog.	7	4	0	10	6
2.	Тема 2. Основные понятия и определения	7	4	0	10	6
3.	Тема 3. Элементы архитектуры микропроцессоров	7	4	0	10	6
4.	Тема 4. Микропроцессорное ядро 8051.	7	4	0	10	6
5.	Тема 5. Компоненты микропроцессорных систем	7	4	0	12	6
6.	Тема 6. 8-разрядные микроконтроллеры	7	6	0	12	6
	Итого		26	0	64	36

##### 4.2 Содержание дисциплины

###### Тема 1. Язык конфигурирования программируемых логических схем Verilog.

Теория и применение микропроцессоров для защиты информации. Язык конфигурирования программируемых логических схем Verilog. Основные конструкции, реализации типовых узлов. Комбинаторные схемы. Счетчики. Цифровые автоматы.

###### Тема 2. Основные понятия и определения

Основные понятия и определения?: Микропроцессор, микропроцессорная БИС, микропроцессорный комплект, микропроцессорная система, микроЭВМ. Классификация микропроцессорных комплектов интегральных схем. Архитектура микроЭВМ и микропроцессорных систем?: Система с тремя шинами. Передача информации в трехшинной системе. Интерфейс с объектами управления.

###### Тема 3. Элементы архитектуры микропроцессоров

Элементы архитектуры микропроцессоров (МП)?: Общие принципы построения МП. Секционные МП. Проблема выбора структуры и формата команд. Кодирование команд. Мультиплексирование. Особенности программного и микропрограммного управления операциями. Особенности построения и функционирования блоков прерывания работы МП. Принцип организации систем ввода-вывода. Основные машинные циклы, слово состояния МП. Стандартные интерфейсы. Последовательный интерфейс с ЭВМ.

###### Тема 4. Микропроцессорное ядро 8051.

Микропроцессоры серии I8080. Микропроцессорное ядро I8051. Реализация ядра I8051 в виде ядра C51 на микроконтроллерах фирмы Silabs. Микропроцессорное ядро C51 и его характеристики, структурная схема, условно-графическое обозначение, функции МП. Управляющие сигналы, их функциональное назначение.

###### Тема 5. Компоненты микропроцессорных систем

Компоненты микропроцессорных систем?: Многорежимный буферный регистр, шинный формирователь. Последовательный и параллельный контроллеры (адаптеры). Интервальный таймер, тактовый генератор. Аппаратные средства прерывания. Организация прямого доступа к памяти МП системы.

###### Тема 6. 8-разрядные микроконтроллеры

8-разрядные микроконтроллеры семейства Motorola 68HC08/908. Общая структура микроконтроллеров 68HC08/908. Микроконтроллер 68HC908GP32. Процессорный модуль CPU08. Регистровая модель. Режимы адресации. Базовая система команд. Формирование тактовых импульсов. Реализация прерываний. Организация и программирование памяти. Параллельные порты ввода-вывода. Модуль асинхронного последовательного интерфейса SPI08. Таймерные модули.

#### 5. Перечень учебно-методического обеспечения для самостоятельной работы обучающихся по дисциплине (модулю)

Самостоятельная работа обучающихся выполняется по заданию и при методическом руководстве преподавателя, но без его непосредственного участия. Самостоятельная работа подразделяется на самостоятельную работу на аудиторных занятиях и на внеаудиторную самостоятельную работу. Самостоятельная работа обучающихся включает как полностью самостоятельное освоение отдельных тем (разделов) дисциплины, так и проработку тем (разделов), осваиваемых во время аудиторной работы. Во время самостоятельной работы обучающиеся читают и конспектируют учебную, научную и справочную литературу, выполняют задания, направленные на закрепление знаний и отработку умений и навыков, готовятся к текущему и промежуточному контролю по дисциплине.

Организация самостоятельной работы обучающихся регламентируется нормативными документами, учебно-методической литературой и электронными образовательными ресурсами, включая:

Порядок организации и осуществления образовательной деятельности по образовательным программам высшего образования - программам бакалавриата, программам специалитета, программам магистратуры (утвержден приказом Министерства образования и науки Российской Федерации от 5 апреля 2017 года N301).

Письмо Министерства образования Российской Федерации N14-55-996ин/15 от 27 ноября 2002 г. "Об активизации самостоятельной работы студентов высших учебных заведений"

Положение от 24 декабря 2015 г. ♦ 0.1.1.67-06/265/15 "О порядке проведения текущего контроля успеваемости и промежуточной аттестации обучающихся федерального государственного автономного образовательного учреждения высшего образования "Казанский (Приволжский) федеральный университет"

Положение N 0.1.1.67-06/241/15 от 14 декабря 2015 г. "О формировании фонда оценочных средств для проведения текущей, промежуточной и итоговой аттестации обучающихся федерального государственного автономного образовательного учреждения высшего образования "Казанский (Приволжский) федеральный университет"

Положение N 0.1.1.56-06/54/11 от 26 октября 2011 г. "Об электронных образовательных ресурсах федерального государственного автономного образовательного учреждения высшего профессионального образования "Казанский (Приволжский) федеральный университет"

Регламент N 0.1.1.67-06/66/16 от 30 марта 2016 г. "Разработки, регистрации, подготовки к использованию в учебном процессе и удаления электронных образовательных ресурсов в системе электронного обучения федерального государственного автономного образовательного учреждения высшего образования "Казанский (Приволжский) федеральный университет"

Регламент N 0.1.1.67-06/11/16 от 25 января 2016 г. "О балльно-рейтинговой системе оценки знаний обучающихся в федеральном государственном автономном образовательном учреждении высшего образования "Казанский (Приволжский) федеральный университет"

Регламент N 0.1.1.67-06/91/13 от 21 июня 2013 г. "О порядке разработки и выпуска учебных изданий в федеральном государственном автономном образовательном учреждении высшего профессионального образования "Казанский (Приволжский) федеральный университет"

## 6. Фонд оценочных средств по дисциплине (модулю)

### 6.1 Перечень компетенций с указанием этапов их формирования в процессе освоения образовательной программы и форм контроля их освоения

Этап	Форма контроля	Оцениваемые компетенции	Темы (разделы) дисциплины
<b>Семестр 7</b>			
	<i>Текущий контроль</i>		
1	Лабораторные работы	ОПК-1	1. Язык конфигурирования программируемых логических схем Verilog.
2	Лабораторные работы	ОПК-3	2. Основные понятия и определения
3	Лабораторные работы	ОПК-4	3. Элементы архитектуры микропроцессоров
4	Лабораторные работы	ПК-2	4. Микропроцессорное ядро 8051.
5	Лабораторные работы	ПК-3	5. Компоненты микропроцессорных систем
6	Лабораторные работы	ОПК-3	6. 8-разрядные микроконтроллеры
	<b>Экзамен</b>		

### 6.2 Описание показателей и критериев оценивания компетенций на различных этапах их формирования, описание шкал оценивания

Форма контроля	Критерии оценивания				Этап
	Отлично	Хорошо	Удовл.	Неуд.	
<b>Семестр 7</b>					



Форма контроля	Критерии оценивания				Этап
	Отлично	Хорошо	Удовл.	Неуд.	
<b>Текущий контроль</b>					
Лабораторные работы	Оборудование и методы использованы правильно. Проявлена превосходная теоретическая подготовка. Необходимые навыки и умения полностью освоены. Результат лабораторной работы полностью соответствует её целям.	Оборудование и методы использованы в основном правильно. Проявлена хорошая теоретическая подготовка. Необходимые навыки и умения в основном освоены. Результат лабораторной работы в основном соответствует её целям.	Оборудование и методы частично использованы правильно. Проявлена удовлетворительная теоретическая подготовка. Необходимые навыки и умения частично освоены. Результат лабораторной работы частично соответствует её целям.	Оборудование и методы использованы неправильно. Проявлена неудовлетворительная теоретическая подготовка. Необходимые навыки и умения не освоены. Результат лабораторной работы не соответствует её целям.	1
					2
					3
					4
					5
					6
<b>Экзамен</b>	Обучающийся обнаружил всестороннее, систематическое и глубокое знание учебно-программного материала, умение свободно выполнять задания, предусмотренные программой, усвоил основную литературу и знаком с дополнительной литературой, рекомендованной программой дисциплины, усвоил взаимосвязь основных понятий дисциплины в их значении для приобретаемой профессии, проявил творческие способности в понимании, изложении и использовании учебно-программного материала.	Обучающийся обнаружил полное знание учебно-программного материала, успешно выполнил предусмотренные программой задания, усвоил основную литературу, рекомендованную программой дисциплины, показал систематический характер знаний по дисциплине и способен к их самостоятельному пополнению и обновлению в ходе дальнейшей учебной работы и профессиональной деятельности.	Обучающийся обнаружил знание основного учебно-программного материала в объеме, необходимом для дальнейшей учебы и предстоящей работы по профессии, справился с выполнением заданий, предусмотренных программой, знаком с основной литературой, рекомендованной программой дисциплины, допустил погрешности в ответе на экзамене и при выполнении экзаменационных заданий, но обладает необходимыми знаниями для их устранения под руководством преподавателя.	Обучающийся обнаружил значительные пробелы в знаниях основного учебно-программного материала, допустил принципиальные ошибки в выполнении предусмотренных программой заданий и не способен продолжить обучение или приступить по окончании университета к профессиональной деятельности без дополнительных занятий по соответствующей дисциплине.	

**6.3 Типовые контрольные задания или иные материалы, необходимые для оценки знаний, умений, навыков и (или) опыта деятельности, характеризующих этапы формирования компетенций в процессе освоения образовательной программы**

**Семестр 7**

**Текущий контроль**

**1. Лабораторные работы**

Тема 1

Теория и применение микропроцессоров для защиты информации. Язык конфигурирования программируемых логических схем Verilog. Основные конструкции, реализации типовых узлов. Комбинаторные схемы. Счетчики. Цифровые автоматы.

**2. Лабораторные работы**

Тема 2

Основные понятия и определения?: Микропроцессор, микропроцессорная БИС, микропроцессорный комплект, микропроцессорная система, микроЭВМ. Классификация микропроцессорных комплектов интегральных схем. Архитектура микроЭВМ и микропроцессорных систем?: Система с тремя шинами. Передача информации в трехшинной системе. Интерфейс с объектами управления.

**3. Лабораторные работы**

Тема 3

Элементы архитектуры микропроцессоров (МП): Общие принципы построения МП. Секционные МП. Проблема выбора структуры и формата команд. Кодирование команд. Мультиплексирование. Особенности программного и микропрограммного управления операциями. Особенности построения и функционирования блоков прерывания работы МП. Принцип организации систем ввода-вывода. Основные машинные циклы, слово состояния МП. Стандартные интерфейсы. Последовательный интерфейс с ЭВМ.

#### **4. Лабораторные работы**

Тема 4

Микропроцессоры серии I8080. Микропроцессорное ядро I8051. Реализация ядра I8051 в виде ядра C51 на микроконтроллерах фирмы Silabs. Микропроцессорное ядро C51 и его характеристики, структурная схема, условно-графическое обозначение, функции МП. Управляющие сигналы, их функциональное назначение.

#### **5. Лабораторные работы**

Тема 5

?Компоненты микропроцессорных систем?: Многорежимный буферный регистр, шинный формирователь. Последовательный и параллельный контроллеры (адаптеры). Интервальный таймер, тактовый генератор. Аппаратные средства прерывания. Организация прямого доступа к памяти МП системы.

#### **6. Лабораторные работы**

Тема 6

8-разрядные микроконтроллеры семейства Motorola 68HC08/908. Общая структура микроконтроллеров 68HC08/908. Микроконтроллер 68HC908GP32. Процессорный модуль CPU08. Регистровая модель. Режимы адресации. Базовая система команд. Формирование тактовых импульсов. Реализация прерываний. Организация и программирование памяти. Параллельные порты ввода-вывода. Модуль асинхронного последовательного интерфейса SPI08. Таймерные модули.

#### **Экзамен**

Вопросы к экзамену

1. Язык конфигурирования программируемых логических схем Verilog.
2. Основные конструкции, реализации типовых узлов.
3. Комбинаторные схемы.
4. Счетчики.
5. Цифровые автоматы.
6. Микропроцессор, микропроцессорная БИС, микропроцессорный комплект, микропроцессорная система, микроЭВМ.
7. Классификация микропроцессорных комплектов интегральных схем.
8. Архитектура микроЭВМ и микропроцессорных систем. Система с тремя шинами.
9. Передача информации в трехшинной системе. Интерфейс с объектами управления.
10. Элементы архитектуры микропроцессоров (МП).
11. Общие принципы построения МП. Секционные МП.
12. Проблема выбора структуры и формата команд. Кодирование команд.
13. Мультиплексирование. Особенности программного и микропрограммного управления операциями.
14. Особенности построения и функционирования блоков прерывания работы МП.
15. Принцип организации систем ввода-вывода. Основные машинные циклы, слово состояния МП.
16. Стандартные интерфейсы.
17. Последовательный интерфейс с ЭВМ.
18. Микропроцессоры серии I8080.
19. Микропроцессорное ядро I8051.
20. Реализация ядра I8051 в виде ядра C51 на микроконтроллерах фирмы Silabs.
21. Микропроцессорное ядро C51 и его характеристики, структурная схема, условно-графическое обозначение, функции МП.
22. Управляющие сигналы, их функциональное назначение.
23. Компоненты микропроцессорных систем.
24. Многорежимный буферный регистр, шинный формирователь.
25. Последовательный и параллельный контроллеры (адаптеры).
26. Интервальный таймер, тактовый генератор. Аппаратные средства прерывания.
27. Организация прямого доступа к памяти МП системы.
28. 8-разрядные микроконтроллеры семейства Motorola 68HC08/908.
29. Общая структура микроконтроллеров 68HC08/908. Микроконтроллер 68HC908GP32.
30. Процессорный модуль CPU08. Регистровая модель. Режимы адресации. Базовая система команд.
31. Формирование тактовых импульсов. Реализация прерываний. Организация и программирование памяти.
32. Параллельные порты ввода-вывода. Модуль асинхронного последовательного интерфейса SPI08. Таймерные модули.

#### **6.4 Методические материалы, определяющие процедуры оценивания знаний, умений, навыков и (или) опыта деятельности, характеризующих этапы формирования компетенций**



В КФУ действует балльно-рейтинговая система оценки знаний обучающихся. Суммарно по дисциплине (модулю) можно получить максимум 100 баллов за семестр, из них текущая работа оценивается в 50 баллов, итоговая форма контроля - в 50 баллов.

Для зачёта:

56 баллов и более - "зачтено".

55 баллов и менее - "не зачтено".

Для экзамена:

86 баллов и более - "отлично".

71-85 баллов - "хорошо".

56-70 баллов - "удовлетворительно".

55 баллов и менее - "неудовлетворительно".

Форма контроля	Процедура оценивания знаний, умений, навыков и (или) опыта деятельности, характеризующих этапы формирования компетенций	Этап	Количество баллов
<b>Семестр 7</b>			
<b>Текущий контроль</b>			
Лабораторные работы	В аудитории, оснащённой соответствующим оборудованием, обучающиеся проводят учебные эксперименты и тренируются в применении практико-ориентированных технологий. Оцениваются знание материала и умение применять его на практике, умения и навыки по работе с оборудованием в соответствующей предметной области.	1	5
		2	5
		3	10
		4	10
		5	10
		6	10
		Всего:	50
<b>Экзамен</b>	Экзамен нацелен на комплексную проверку освоения дисциплины. Экзамен проводится в устной или письменной форме по билетам, в которых содержатся вопросы (задания) по всем темам курса. Обучающемуся даётся время на подготовку. Оценивается владение материалом, его системное освоение, способность применять нужные знания, навыки и умения при анализе проблемных ситуаций и решении практических заданий.		50

## 7. Перечень основной и дополнительной учебной литературы, необходимой для освоения дисциплины (модуля)

### 7.1 Основная литература:

Технические средства автоматизации и управления: Учебное пособие / О.В. Шишов. - М.: ИНФРА-М, 2012. - 397 с.: 60x90 1/16 + CD-ROM. - (Высшее образование). (переплет, cd rom) ISBN 978-5-16-005130-7, Режим доступа:<http://znanium.com/bookread.php?book=242497>

Современная автоматика в системах управления технологическими процессами: Учеб. пос. / В.П. Ившин, М.Ю. Перухин - М.: НИЦ Инфра-М, 2013 - 400 с.: 60x90 1/16 + ( Доп. мат. znanium.com). - (Высшее обр.: Бакалавр/). (п) ISBN 978-5-16-005162-8, \ Режим доступа:<http://znanium.com/bookread.php?book=363591>

Левицкий, А. А. Проектирование микросистем. Программные средства обеспечения САПР [Электронный ресурс] : Учеб. пособие / А. А. Левицкий, П. С. Маринушкин. - Красноярск : Сиб. федер. ун-т, 2010. - 156 с. - ISBN 978-5-7638-2111-6. Режим доступа:<http://znanium.com/bookread.php?book=442124>

Микушин, А. В. Цифровые устройства и микропроцессоры: учеб. пособие / А. В. Микушин, А. М. Сажнев, В. И. Сединин. ? СПб.: БХВ-Петербург, 2010. ? 832 с.: ил. ? (Учебная литература для вузов). - ISBN 978-5-9775-0417-1. Режим доступа:<http://znanium.com/bookread.php?book=350706>

### 7.2. Дополнительная литература:

Могилев, А. В. Средства информатизации. Телекоммуникационные технологии / А. В. Могилев, Л. В. Листрова. ? СПб.: БХВ-Петербург, 2009. ? 250 с.: ил. ? (ИиИКТ). - ISBN 978-5-9775-0150-7. Режим доступа:<http://znanium.com/bookread.php?book=350412>

Непомнящий, О. В. Проектирование сенсорных микропроцессорных систем управления [Электронный ресурс] : Монография / О. В. Непомнящий, Е. А. Вейсов. - Красноярск: Сибирский федеральный ун-т, 2010. - 149 с. - ISBN 978-5-7638-1985-4. Режим доступа: <http://znanium.com/bookread.php?book=442126>

Борисевич, А. В. Методы синтеза тестов для цифровых синхронных схем на основе реконфигурируемых аппаратных средств [Электронный ресурс] / А. В. Борисевич. - Севастополь, 2008. - 210. - Режим доступа: <http://znanium.com/bookread.php?book=470069>

Сергиенко А. Б. Цифровая обработка сигналов: учеб. пособие. ? 3-е изд. ? СПб.: БХВ-Петербург, 2011. ? 768 с. ? (Учебная литература для вузов). - ISBN 978-5-9775-0606-9. Режим доступа: <http://znanium.com/bookread.php?book=354905>

## **8. Перечень ресурсов информационно-телекоммуникационной сети "Интернет", необходимых для освоения дисциплины (модуля)**

Altera inc - altera.com

Atmel Corp - www.atmel.com

Silicon Labs - www.silabs.com

Казанский федеральный университет - www.kpfu.ru

Кафедра радиофизики Казанского федерального университета - [radyosys.ksu.ru](http://radyosys.ksu.ru)

## **9. Методические указания для обучающихся по освоению дисциплины (модуля)**

Методические рекомендации:

- Советы по планированию и организации времени

Материал дисциплины излагается последовательно и темы взаимосвязаны в соответствии с рабочим планом дисциплины. Желательно следовать графику УМК и равномерно распределять время на протяжении семестра.

- Описание последовательности действий студента

Студент предварительно знакомится с УМК дисциплины на сайте университета. Проверяет доступ к электронным версиям литературы. На первом занятии задает преподавателю интересующие его вопросы по организации освоения курса. Посещает аудиторные занятия и самостоятельно прорабатывает разделы дисциплины в соответствии с рекомендациями УМК дисциплины. Пишет контрольные работы.

- Рекомендации по использованию УМК

Желательно ознакомиться с электронной версией УМК до первого занятия по дисциплине. Следует изучить рабочий график дисциплины, основные темы. На первом занятии преподаватель объяснит особенности применения БРС, график изучения дисциплины, применение тестов.

- Рекомендации по работе с литературой

В ходе аудиторных занятий даются ссылки на соответствующие разделы используемых литературных источников и учебно-методических пособий.

- Советы по подготовке к зачету

При подготовке к зачету следует ориентироваться на вопросы и тестовые задания, имеющиеся в УМК и розданные преподавателем по данному курсу. Как правило, требуется ответить на два теоретических вопроса и ответить на дополнительные вопросы преподавателя по курсу. Перед зачетом будет проведена консультация.

## **10. Перечень информационных технологий, используемых при осуществлении образовательного процесса по дисциплине (модулю), включая перечень программного обеспечения и информационных справочных систем (при необходимости)**

Освоение дисциплины "Теория и применение микропроцессорных систем для защиты информации" предполагает использование следующего программного обеспечения и информационно-справочных систем:

Учебно-методическая литература для данной дисциплины имеется в наличии в электронно-библиотечной системе "ZNANIUM.COM", доступ к которой предоставлен обучающимся. ЭБС "ZNANIUM.COM" содержит произведения крупнейших российских учёных, руководителей государственных органов, преподавателей ведущих вузов страны, высококвалифицированных специалистов в различных сферах бизнеса. Фонд библиотеки сформирован с учетом всех изменений образовательных стандартов и включает учебники, учебные пособия, учебно-методические комплексы, монографии, авторефераты, диссертации, энциклопедии, словари и справочники, законодательно-нормативные документы, специальные периодические издания и издания, выпускаемые издательствами вузов. В настоящее время ЭБС ZNANIUM.COM соответствует всем требованиям федеральных государственных образовательных стандартов высшего образования (ФГОС ВО) нового поколения.

## **11. Описание материально-технической базы, необходимой для осуществления образовательного процесса по дисциплине (модулю)**

Освоение дисциплины "Теория и применение микропроцессорных систем для защиты информации" предполагает использование следующего материально-технического обеспечения:

Компьютерный класс, представляющий собой рабочее место преподавателя и не менее 15 рабочих мест студентов, включающих компьютерный стол, стул, персональный компьютер, лицензионное программное обеспечение. Каждый компьютер имеет широкополосный доступ в сеть Интернет. Все компьютеры подключены к корпоративной компьютерной сети КФУ и находятся в едином домене.

Специализированная лаборатория оснащена оборудованием, необходимым для проведения лабораторных работ, практических занятий и самостоятельной работы по отдельным дисциплинам, а также практик и научно-исследовательской работы обучающихся. Лаборатория рассчитана на одновременную работу обучающихся академической группы либо подгруппы. Занятия проводятся под руководством сотрудника университета, контролирующего выполнение видов учебной работы и соблюдение правил техники безопасности. Качественный и количественный состав оборудования и расходных материалов определяется спецификой образовательных программ.

## **12. Средства адаптации преподавания дисциплины к потребностям обучающихся инвалидов и лиц с ограниченными возможностями здоровья**

При необходимости в образовательном процессе применяются следующие методы и технологии, облегчающие восприятие информации обучающимися инвалидами и лицами с ограниченными возможностями здоровья:

- создание текстовой версии любого нетекстового контента для его возможного преобразования в альтернативные формы, удобные для различных пользователей;
- создание контента, который можно представить в различных видах без потери данных или структуры, предусмотреть возможность масштабирования текста и изображений без потери качества, предусмотреть доступность управления контентом с клавиатуры;
- создание возможностей для обучающихся воспринимать одну и ту же информацию из разных источников - например, так, чтобы лица с нарушениями слуха получали информацию визуально, с нарушениями зрения - аудиально;
- применение программных средств, обеспечивающих возможность освоения навыков и умений, формируемых дисциплиной, за счёт альтернативных способов, в том числе виртуальных лабораторий и симуляционных технологий;
- применение дистанционных образовательных технологий для передачи информации, организации различных форм интерактивной контактной работы обучающегося с преподавателем, в том числе вебинаров, которые могут быть использованы для проведения виртуальных лекций с возможностью взаимодействия всех участников дистанционного обучения, проведения семинаров, выступления с докладами и защиты выполненных работ, проведения тренингов, организации коллективной работы;
- применение дистанционных образовательных технологий для организации форм текущего и промежуточного контроля;
- увеличение продолжительности сдачи обучающимся инвалидом или лицом с ограниченными возможностями здоровья форм промежуточной аттестации по отношению к установленной продолжительности их сдачи:
- продолжительности сдачи зачёта или экзамена, проводимого в письменной форме, - не более чем на 90 минут;
- продолжительности подготовки обучающегося к ответу на зачёте или экзамене, проводимом в устной форме, - не более чем на 20 минут;
- продолжительности выступления обучающегося при защите курсовой работы - не более чем на 15 минут.

Программа составлена в соответствии с требованиями ФГОС ВО и учебным планом по направлению 10.03.01 "Информационная безопасность" и профилю подготовки Безопасность автоматизированных систем .