

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ
Федеральное государственное автономное образовательное учреждение
высшего образования
"Казанский (Приволжский) федеральный университет"
Институт физики



УТВЕРЖДАЮ
Проректор по образовательной деятельности КФУ
Проф. Д.А. Гаурский

» _____ 20__ г.

подписано электронно-цифровой подписью

Программа дисциплины
Микроэлектроника Б1.В.ДВ.17

Направление подготовки: 03.03.03 - Радиофизика

Профиль подготовки: Телекоммуникационные системы и информационные технологии

Квалификация выпускника: бакалавр

Форма обучения: очное

Язык обучения: русский

Автор(ы):

Тюрин В.А.

Рецензент(ы):

Гумеров Р.И.

СОГЛАСОВАНО:

Заведующий(ая) кафедрой: Шерстюков О. Н.

Протокол заседания кафедры No ____ от " ____ " _____ 201__ г

Учебно-методическая комиссия Института физики:

Протокол заседания УМК No ____ от " ____ " _____ 201__ г

Регистрационный No 6131918

Казань
2018

Содержание

1. Цели освоения дисциплины
2. Место дисциплины в структуре основной образовательной программы
3. Компетенции обучающегося, формируемые в результате освоения дисциплины /модуля
4. Структура и содержание дисциплины/ модуля
5. Образовательные технологии, включая интерактивные формы обучения
6. Оценочные средства для текущего контроля успеваемости, промежуточной аттестации по итогам освоения дисциплины и учебно-методическое обеспечение самостоятельной работы студентов
7. Литература
8. Интернет-ресурсы
9. Материально-техническое обеспечение дисциплины/модуля согласно утвержденному учебному плану

Программу дисциплины разработал(а)(и) доцент, к.н. (доцент) Тюрин В.А. Кафедра радиофизики Отделение радиофизики и информационных систем, Vladimir.Tiourin@kpfu.ru

1. Цели освоения дисциплины

Задачами курса является изучение методов анализа и расчета линейных и нелинейных электрических цепей при различных входных воздействиях; физических принципов действия, характеристик, моделей и особенностей использования в электронных цепях основных типов активных приборов; методов расчета переходных процессов в электрических цепях; принципов построения и основ анализа аналоговых и

цифровых электронных схем и функциональных узлов радиоэлектронной аппаратуры, а также получение базовых знаний, которые необходимы для последующей профессиональной деятельности.

2. Место дисциплины в структуре основной образовательной программы высшего профессионального образования

Данная учебная дисциплина включена в раздел " Б1.В.ДВ.17 Дисциплины (модули)" основной образовательной программы 03.03.03 Радиофизика и относится к дисциплинам по выбору. Осваивается на 3 курсе, 5 семестр.

Целью курса является изучение принципов построения и функционирования цифровых и аналоговых устройств. Приведены способы математического описания их работы, а также основы анализа и синтеза радиоэлектронных устройств с заданными техническими характеристиками.

3. Компетенции обучающегося, формируемые в результате освоения дисциплины /модуля

В результате освоения дисциплины формируются следующие компетенции:

Шифр компетенции	Расшифровка приобретаемой компетенции
ОК-10 (общекультурные компетенции)	способностью самостоятельно приобретать новые знания, используя современные образовательные и информационные технологии
ОК-14 (общекультурные компетенции)	способностью к овладению базовыми знаниями в области информатики и современных информационных технологий, программными средствами и навыками работы в компьютерных сетях, использованию баз данных и ресурсов Интернет
ОК-8 (общекультурные компетенции)	способностью к овладению базовыми знаниями в области математики и естественных наук, их использованию в профессиональной деятельности
ПК-1 (профессиональные компетенции)	способностью использовать базовые теоретические знания (в том числе по дисциплинам профилизации) для решения профессиональных задач
ПК-2 (профессиональные компетенции)	способностью применять на практике базовые профессиональные навыки
ПК-3 (профессиональные компетенции)	способностью понимать принципы работы и методы эксплуатации современной радиоэлектронной и оптической аппаратуры и оборудования

В результате освоения дисциплины студент:

1. должен знать:

Основные принципы построения современных микроэлектронных устройств.

2. должен уметь:

Проектировать цифровые устройства, пользуясь современными методами описания подобных устройств.

3. должен владеть:

Навыками работы в системах графического программирования.

4. должен демонстрировать способность и готовность:

Самостоятельно проектировать и реализовывать радиотехнические устройства на основе микроэлектронных компонентов.

4. Структура и содержание дисциплины/ модуля

Общая трудоемкость дисциплины составляет 4 зачетных(ые) единиц(ы) 144 часа(ов).

Форма промежуточного контроля дисциплины зачет в 5 семестре.

Суммарно по дисциплине можно получить 100 баллов, из них текущая работа оценивается в 50 баллов, итоговая форма контроля - в 50 баллов. Минимальное количество для допуска к зачету 28 баллов.

86 баллов и более - "отлично" (отл.);

71-85 баллов - "хорошо" (хор.);

55-70 баллов - "удовлетворительно" (удов.);

54 балла и менее - "неудовлетворительно" (неуд.).

4.1 Структура и содержание аудиторной работы по дисциплине/ модулю

Тематический план дисциплины/модуля

N	Раздел Дисциплины/ Модуля	Семестр	Неделя семестра	Виды и часы аудиторной работы, их трудоемкость (в часах)			Текущие формы контроля
				Лекции	Практические занятия	Лабораторные работы	
1.	Тема 1. Цифровая электроника. Основные понятия. Системы счисления.	5	1	2	2	0	
2.	Тема 2. Кодирование информации. Выполнение арифметических операций.	5	2	2	2	0	
3.	Тема 3. Основы алгебры логики. Выполнение логических операций	5	3	2	2	0	
4.	Тема 4. Способы записи функций алгебры-логики.	5	4	2	2	0	
5.	Тема 5. Синтез логического устройства	5	5	2	2	4	

N	Раздел Дисциплины/ Модуля	Семестр	Неделя семестра	Виды и часы аудиторной работы, их трудоемкость (в часах)			Текущие формы контроля
				Лекции	Практические занятия	Лабораторные работы	
6.	Тема 6. Минимизация функций алгебры-логики	5	6	2	2	8	
7.	Тема 7. Автоматизированная минимизация функций алгебры-логики	5	7	2	2	0	
8.	Тема 8. Функционально полная система логических элементов	5	8	2	2	4	
9.	Тема 9. Комбинационные логические устройства. Триггеры.	5	9	2	2	12	
10.	Тема 10. Узлы последовательностных логических устройств. Регистры	5	10	2	2	4	
11.	Тема 11. Узлы последовательностных логических устройств. Счетчики.	5	11	2	2	4	
12.	Тема 12. Программируемые аналоговые интегральные схемы (ПАИС)	5	12	2	2	0	
	Тема . Итоговая форма контроля	5		0	0	0	Зачет
	Итого			24	24	36	

4.2 Содержание дисциплины

Тема 1. Цифровая электроника. Основные понятия. Системы счисления.

лекционное занятие (2 часа(ов)):

Принципы построения систем счисления. Непозиционные системы счисления. Позиционные системы счисления. Примеры позиционных систем счисления. Представление чисел в позиционных системах счисления. Системы счисления, используемые в цифровых устройствах. Преобразование чисел из одной системы счисления в другую.

практическое занятие (2 часа(ов)):

Примеры позиционных систем счисления. Представление чисел в позиционных системах счисления. Системы счисления, используемые в цифровых устройствах. Преобразование чисел из одной системы счисления в другую.

Тема 2. Кодирование информации. Выполнение арифметических операций.

лекционное занятие (2 часа(ов)):

Кодирование чисел в двоичной системе счисления. Дополнительный двоичный код. Двоично-десятичное представление числа. Выполнение арифметических операций в цифровых системах. Операций сложения-вычитания. Операций умножения-деления. Арифметические операции над двоично-десятичными цифрами.

практическое занятие (2 часа(ов)):

Кодирование чисел в двоичной системе счисления. Дополнительный двоичный код. Двоично-десятичное представление числа. Выполнение арифметических операций в цифровых системах. Операций сложения-вычитания. Операций умножения-деления. Арифметические операции над двоично-десятичными цифрами.

Тема 3. Основы алгебры логики. Выполнение логических операций

лекционное занятие (2 часа(ов)):

Логические константы и переменные. Операции Булевой алгебры. Операции Булевой алгебры. Элементарные логические операции. Основные аксиомы и законы алгебры-логики. Полный набор логических функций.

практическое занятие (2 часа(ов)):

Логические константы и переменные. Операции Булевой алгебры. Операции Булевой алгебры. Элементарные логические операции. Основные аксиомы и законы алгебры-логики. Полный набор логических функций.

Тема 4. Способы записи функций алгебры-логики.

лекционное занятие (2 часа(ов)):

Словесное описание ФАЛ. Описание ФАЛ в виде таблицы истинности. Описание ФАЛ в виде алгебраического выражения. Описание ФАЛ в виде последовательности десятичных чисел. Кубические комплексы.

практическое занятие (2 часа(ов)):

Словесное описание ФАЛ. Описание ФАЛ в виде таблицы истинности. Описание ФАЛ в виде алгебраического выражения. Описание ФАЛ в виде последовательности десятичных чисел. Кубические комплексы.

Тема 5. Синтез логического устройства

лекционное занятие (2 часа(ов)):

Стандарты на обозначения условные графические элементов цифровых схем. Обозначение выводов логических элементов. Базовые логические элементы. Наиболее распространенные логические элементы. Синтез логического устройства. Переход от логической схемы к логической функции.

практическое занятие (2 часа(ов)):

Синтез логического устройства. Переход от логической схемы к логической функции.

лабораторная работа (4 часа(ов)):

Лабораторная работа 1. Знакомство с LabVIEW и образовательной платформой ELVIS II+. Синтез логического устройства. Переход от логической схемы к логической функции.

Тема 6. Минимизация функций алгебры-логики

лекционное занятие (2 часа(ов)):

Функционально полная система логических элементов. Принцип двойственности. Функционально полный базис логических элементов. Минимизация функции алгебры логики. Минимизация ФАЛ при помощи кубических представлений. Минимизация ФАЛ с использованием карт Вейча. Синтез логических схем в заданном базисе логических элементов. Минимизация недоопределенной функции алгебры логики

практическое занятие (2 часа(ов)):

Минимизация функции алгебры логики. Минимизация ФАЛ при помощи кубических представлений. Минимизация ФАЛ с использованием карт Вейча. Синтез логических схем в заданном базисе логических элементов. Минимизация недоопределенной функции алгебры логики

лабораторная работа (8 часа(ов)):

Лабораторная работа 2. Реализация минимальной дизъюнктивной и минимальной конъюнктивной нормальных форм в виде логического устройства. Лабораторная работа 3. Синтез оптимальной схемы комбинационного логического устройства.

Тема 7. Автоматизированная минимизация функций алгебры-логики

лекционное занятие (2 часа(ов)):

Алгоритмы для автоматизированной минимизация ФАЛ. Метод Квайна-МакКласки. Алгоритм ESPRESSO.

практическое занятие (2 часа(ов)):

Алгоритмы для автоматизированной минимизация ФАЛ. Метод Квайна-МакКласки. Алгоритм ESPRESSO.

Тема 8. Функционально полная система логических элементов

лекционное занятие (2 часа(ов)):

Принцип двойственности. Функционально полная система логических элементов. Синтез логических схем в заданном базисе логических элементов.

практическое занятие (2 часа(ов)):

Принцип двойственности. Функционально полная система логических элементов. Синтез логических схем в заданном базисе логических элементов.

лабораторная работа (4 часа(ов)):

Лабораторная работа 4. Создание логической схемы в заданном базисе логических элементов.

Тема 9. Комбинационные логические устройства. Триггеры.

лекционное занятие (2 часа(ов)):

Простейший триггер. Классификация триггеров. Одноступенчатые триггеры. Асинхронный RS-триггер. Синхронный RS-триггер. D-триггер. Двухступенчатые триггеры. T-триггер. JK-триггер. Триггеры с динамическим управлением.

практическое занятие (2 часа(ов)):

Простейший триггер. Классификация триггеров. Одноступенчатые триггеры. Асинхронный RS-триггер. Синхронный RS-триггер. D-триггер. Двухступенчатые триггеры. T-триггер. JK-триггер. Триггеры с динамическим управлением.

лабораторная работа (12 часа(ов)):

Функциональные узлы комбинационных логических устройств. Лабораторная работа 5. Мультиплексор и демультимплексор. Лабораторная работа 6. Цифровой компаратор четырёхразрядных двоичных слов. Лабораторная работа 7. Синтез схемы преобразователя кода.

Тема 10. Узлы последовательностных логических устройств. Регистры

лекционное занятие (2 часа(ов)):

Параллельный регистр. Сдвигающий регистр.

практическое занятие (2 часа(ов)):

Синтез схемы универсального регистра в системе графического программирования LabVIEW и её реализация на DE FPGA Board.

лабораторная работа (4 часа(ов)):

Лабораторная работа 8. Синтез схемы универсального регистра в системе графического программирования LabVIEW и её реализация на DE FPGA Board.

Тема 11. Узлы последовательностных логических устройств. Счетчики.

лекционное занятие (2 часа(ов)):

Классификация счетчиков. Двоичные счетчики. Реверсивные счетчики. Счетчики с параллельным переносом. Двоично-кодированные счетчики.

практическое занятие (2 часа(ов)):

Синтез схемы двоично-десятичного счетчика в системе графического программирования LabVIEW и её реализация на DE FPGA Board.

лабораторная работа (4 часа(ов)):

Лабораторная работа 9. Синтез схемы двоично-десятичного счетчика в системе графического программирования LabVIEW и её реализация на DE FPGA Board.

Тема 12. Программируемые аналоговые интегральные схемы (ПАИС)

лекционное занятие (2 часа(ов)):

Программируемые аналоговые схемы Anadigm. Проекты, примеры применения.

практическое занятие (2 часа(ов)):

Программируемые аналоговые схемы Anadigm. Проекты, примеры применения.

4.3 Структура и содержание самостоятельной работы дисциплины (модуля)

№	Раздел Дисциплины	Семестр	Неделя семестра	Виды самостоятельной работы студентов	Трудоемкость (в часах)	Формы контроля самостоятельной работы
1.	Тема 1. Цифровая электроника. Основные понятия. Системы счисления.	5	1	Проработка лекционного материала.	4	Устный опрос.
2.	Тема 2. Кодирование информации. Выполнение арифметических операций.	5	2	Проработка лекционного материала.	4	Устный опрос.
3.	Тема 3. Основы алгебры логики. Выполнение логических операций	5	3	Проработка лекционного материала.	4	Устный опрос.
4.	Тема 4. Способы записи функций алгебры-логики.	5	4	Проработка лекционного материала.	4	Письменный блиц опрос.
5.	Тема 5. Синтез логического устройства	5	5	Проработка лекционного материала.	4	Устный опрос.
6.	Тема 6. Минимизация функций алгебры-логики	5	6	Самостоятельная работа над лабораторными работами.	8	Письменный отчет
7.	Тема 7. Автоматизированная минимизация функций алгебры-логики	5	7	Проработка лекционного материала.	4	Домашняя контрольная работа.
8.	Тема 8. Функционально полная система логических элементов	5	8	Самостоятельная работа над лабораторными работами.	4	Письменный отчет
9.	Тема 9. Комбинационные логические устройства. Триггеры.	5	9	Самостоятельная работа над лабораторными работами.	12	Письменный отчет
10.	Тема 10. Узлы последовательностных логических устройств. Регистры	5	10	Самостоятельная работа над лабораторными работами.	4	Письменный отчет

N	Раздел Дисциплины	Семестр	Неделя семестра	Виды самостоятельной работы студентов	Трудоемкость (в часах)	Формы контроля самостоятельной работы
11.	Тема 11. Узлы последовательностных логических устройств. Счетчики.	5	11	Самостоятельная работа над лабораторными работами.	4	Письменный отчет
12.	Тема 12. Программируемые аналоговые интегральные схемы (ПАИС)	5	12	Проработка лекционного материала. Работа с литературой.	4	Письменный отчет.
	Итого				60	

5. Образовательные технологии, включая интерактивные формы обучения

Интерактивные лекционные занятия. Выполнение лабораторных работ. Работа с литературой с поиском в сети INTERNET.

6. Оценочные средства для текущего контроля успеваемости, промежуточной аттестации по итогам освоения дисциплины и учебно-методическое обеспечение самостоятельной работы студентов

Тема 1. Цифровая электроника. Основные понятия. Системы счисления.

Устный опрос. , примерные вопросы:

Устный опрос на лекции.

Тема 2. Кодирование информации. Выполнение арифметических операций.

Устный опрос. , примерные вопросы:

Устный опрос на лекции. В чем отличие позиционной системы счисления от непозиционной? 2. Как осуществляется перевод числа из одной системы счисления в другую, с большим основанием; с меньшим основанием? 3. Какие двоичные коды чисел Вы знаете? 4. Приведите наиболее распространенные типы двоично-десятичного кодирования. 5. Опишите алгоритм выполнения сложения вычитания над двоичными числами применяемыми в цифровой технике. 6. При помощи, каких операций выполняется операция умножения двоичных чисел в цифровой технике?

Тема 3. Основы алгебры логики. Выполнение логических операций

Устный опрос. , примерные вопросы:

Устный опрос на лекции. 7. Что называется булевыми константами и переменными в алгебре логики? 8. Назовите основные операции булевой алгебры. Как они описываются с помощью таблиц истинности; с помощью алгебраических выражений. 9. Что отражают теоремы булевой алгебры? Сформулируйте теоремы Де-Моргана, законы ассоциативности, коммутативности, поглощения. 10. Какие функции алгебры логики называются полностью и частично определенными? Что такое факультативное значение функции и запрещенный код? 11. Приведите пример описания ФАЛ в словесной форме; в виде таблицы истинности; в виде алгебраического выражения; в дизъюнктивной и конъюнктивной нормальной формах; в виде последовательности чисел; в виде куба. 12. Что такое нулевой куб; единичный куб; двоичный куб; единичный и двоичный кубические комплексы; кубический комплекс?

Тема 4. Способы записи функций алгебры-логики.

Письменный блиц опрос. , примерные вопросы:

Решение примеров на лекции. 13. Дайте определение ранга куба. 14. Приведите условные графические обозначения логических элементов И, ИЛИ и НЕ. Что такое функционально полная система логических элементов? 15. Как строится структурная схема логического устройства по ФАЛ? 16. В чем заключается принцип двойственности и каково его практическое значение для построения схем логических устройств? 17. Что такое функционально полная система и базис логических элементов?

Тема 5. Синтез логического устройства

Устный опрос, примерные вопросы:

Устный опрос на лекции. 18. В чем заключается цель и принципы минимизации логических устройств, реализуемых на БИС и СБИС? 19. Чем характеризуется сложность ДНФ?

Тема 6. Минимизация функций алгебры-логики

Письменный отчет, примерные вопросы:

Отчет о выполнении лабораторной работы. В чем заключается минимизация ФАЛ с помощью карт Вейча? 21. Представьте карты Вейча функции двух, трех и четырех переменных. 22. К чему сводится алгоритм минимизации ФАЛ? Что такое импликанта и покрытие Квайна?

Тема 7. Автоматизированная минимизация функций алгебры-логики

Домашняя контрольная работа, примерные вопросы:

Решение контрольных примеров дома. 23. В чем заключается минимизация недоопределенной ФАЛ? 24. В чем заключается минимизация системы ФАЛ? 25. К чему сводится алгоритм минимизации ФАЛ методом Квайна и Мак-Класки? 26. Минимизируйте ФАЛ вида $z(x) = \prod(3,5,6,7)$ при помощи карт Вейча. 27. Каковы назначение и структурная схема мультиплексора? 28. Каково назначение демультиплексора? Составьте структурную схему демультиплексора. 29. Каково назначение преобразователя кодов? 30. Каковы назначение и логическая схема шифратора? 31. Приведите условную схему устройства ввода информации и клавиатуры. 32. Приведите схему двоично-десятичного дешифратора. 33. Каковы назначение и логическая схема цифрового компаратора? 34. Запишите ФАЛ, реализующие арифметическое суммирование одноразрядных двоичных кодов. 35. Составьте таблицу истинности для элемента Исключающие ИЛИ. 36. Составьте таблицу истинности для элемента Исключающие ИЛИ-НЕ. 37. Чем отличаются полусумматор и одноразрядный сумматор? 38. В чем основное отличие многоразрядных сумматоров параллельного и последовательного действий? 39. Составьте схему ЛЭ, реализующую сложную функцию четырнадцати переменных вида 2-3-4-5-И-ИЛИ-НЕ. 40. Каково назначение и состав триггерных устройств? 41. Приведите принципиальную схему и передаточную характеристику гистерезисного компаратора построенного на основе операционного усилителя. 42. Опишите принцип работы гистерезисного компаратора. 43. Что называется постулатом триггера? 44. По каким признакам классифицируют триггеры? 45. Дайте классификацию триггеров по типам информационных входов. 46. Что означает определение: "синхронный RS-триггер с инверсными статическими входами"? 47. Какой тип триггера называют триггером защелкой? 48. Почему JK-триггер является наиболее универсальным? 49. Чем различаются между собой одно и двухступенчатые триггеры различных типов? 50. Проиллюстрируйте выполнение триггеров различных типов на основе JK-триггера. 51. Каковы особенности триггеров с динамическим управлением? 52. По каким признакам можно провести классификацию регистров? Приведите классификацию регистров. 53. Приведите структурные схемы и условные обозначения параллельного, сдвигающего и реверсивного регистра. Опишите принцип их работы. 54. Назовите основные параметры и признаки классификации счетчиков. 55. Каким образом достигается повышение быстродействия счетчиков? 56. Как осуществляется предварительная установка счетчиков? 57. Что общего и каковы отличия потенциального и импульсного способов представления лог. 0 и лог. 1? 58. Назовите условия совместимости уровней входных и выходных сигналов логических элементов. 59. Что характеризуют коэффициенты объединения по входу и разветвления по выходу и каковы их типовые значения? 60. Изобразите амплитудную передаточную характеристику инвертирующего усилителя. В чем заключается формирующее свойство ЛЭ? 61. Чем определяется зона импульсной помехоустойчивости ЛЭ?

Тема 8. Функционально полная система логических элементов

Письменный отчет, примерные вопросы:

Отчет о выполнении лабораторной работы. 62. Назовите основные схмотехнические решения, применяемые при создании базовых ЛЭ разных типов; сравните их по техническим параметрам. 63. Приведите схему базового элемента ЗИ-НЕ ТТЛ и опишите ее функционирование. 64. Перечислите динамические параметры ЛЭ. 65. Сравните основные параметры ИС ТТЛ различных серий. Объясните причины существующих отличий. 66. Приведите схему токового ключа как основы БЛЭ ИС ЭСЛ. 67. Опишите функционирование схемы БЛЭ ЭСЛ. 68. В чем заключаются схмотехнические способы повышения быстродействия БЛЭ ЭСЛ? 69. Какие особенности характеризуют схемы на базе МДП-транзисторов? 70. Приведите схему ключа с нагрузочным МДП-транзистором и опишите ее функционирование.

Тема 9. Комбинационные логические устройства. Триггеры.

Письменный отчет , примерные вопросы:

Отчет о выполнении лабораторной работы. 71. Приведите схемы БЛЭ на МДП-транзисторах, реализующих операции ЗИ-НЕ и ЗИЛИ-НЕ и опишите их функционирование. 72. Приведите схему и статическую характеристику ключа на КМОП-транзисторах. 73. Приведите схемы БЛЭ КМОП, выполняющие операции ЗИ-НЕ и З ИЛИ-НЕ. 74. В чем заключаются особенности ЛЭ И2Л. Приведите принципиальную схему базового логического элемента И2Л.

Тема 10. Узлы последовательностных логических устройств. Регистры

Письменный отчет , примерные вопросы:

Отчет о выполнении лабораторной работы.

Тема 11. Узлы последовательностных логических устройств. Счетчики.

Письменный отчет , примерные вопросы:

Отчет о выполнении лабораторной работы.

Тема 12. Программируемые аналоговые интегральные схемы (ПАИС)

Письменный отчет. , примерные вопросы:

Реферат на тему "Программируемые аналоговые интегральные схемы".

Итоговая форма контроля

зачет

Примерные вопросы к зачету:

ВОПРОСЫ К ЗАЧЕТУ

1. В чем отличие позиционной системы счисления от непозиционной?
2. Как осуществляется перевод числа из одной системы счисления в другую, с большим основанием; с меньшим основанием?
3. Какие двоичные коды чисел Вы знаете?
4. Приведите наиболее распространенные типы двоично-десятичного кодирования.
5. Опишите алгоритм выполнения сложения вычитания над двоичными числами применяемыми в цифровой технике.
6. При помощи, каких операций выполняется операция умножения двоичных чисел в цифровой технике?
7. Что называется булевыми константами и переменными в алгебре логики?
8. Назовите основные операции булевой алгебры. Как они описываются с помощью таблиц истинности; с помощью алгебраических выражений.
9. Что отражают теоремы булевой алгебры? Сформулируйте теоремы Де-Моргана, законы ассоциативности, коммутативности, поглощения.
10. Какие функции алгебры логики называются полностью и частично определенными? Что такое факультативное значение функции и запрещенный код?
11. Приведите пример описания ФАЛ в словесной форме; в виде таблицы истинности; в виде алгебраического выражения; в дизъюнктивной и конъюнктивной нормальной формах; в виде последовательности чисел; в виде куба.

12. Что такое нулевой куб; единичный куб; двоичный куб; единичный и двоичный кубические комплексы; кубический комплекс?
13. Дайте определение ранга куба.
14. Приведите условные графические обозначения логических элементов И, ИЛИ и НЕ. Что такое функционально полная система логических элементов?
15. Как строится структурная схема логического устройства по ФАЛ?
16. В чем заключается принцип двойственности и каково его практическое значение для построения схем логических устройств?
17. Что такое функционально полная система и базис логических элементов?
18. В чем заключается цель и принципы минимизации логических устройств, реализуемых на БИС и СБИС?
19. Чем характеризуется сложность ДНФ?
20. В чем заключается минимизация ФАЛ с помощью карт Вейча?
21. Представьте карты Вейча функции двух, трех и четырех переменных.
22. К чему сводится алгоритм минимизации ФАЛ? Что такое импликанта и покрытие Квайна?
23. В чем заключается минимизация недоопределенной ФАЛ?
24. В чем заключается минимизация системы ФАЛ?
25. К чему сводится алгоритм минимизации ФАЛ методом Квайна и Мак-Класки?
26. Минимизируйте ФАЛ вида $z(x) = \prod(3,5,6,7)$ при помощи карт Вейча.
27. Каковы назначение и структурная схема мультиплексора?
28. Каково назначение демультиплексора? Составьте структурную схему демультиплексора.
29. Каково назначение преобразователя кодов?
30. Каковы назначение и логическая схема шифратора?
31. Приведите условную схему устройства ввода информации и клавиатуры.
32. Приведите схему двоично-десятичного дешифратора.
33. Каковы назначение и логическая схема цифрового компаратора?
34. Запишите ФАЛ, реализующие арифметическое суммирование одноразрядных двоичных кодов.
35. Составьте таблицу истинности для элемента Исключающие ИЛИ.
36. Составьте таблицу истинности для элемента Исключающие ИЛИ-НЕ.
37. Чем отличаются полусумматор и одноразрядный сумматор?
38. В чем основное отличие многоразрядных сумматоров параллельного и последовательного действий?
39. Составьте схему ЛЭ, реализующую сложную функцию четырнадцати переменных вида 2-3-4-5-И-ИЛИ-НЕ.
40. Каково назначение и состав триггерных устройств?
41. Приведите принципиальную схему и передаточную характеристику гистерезисного компаратора построенного на основе операционного усилителя.
42. Опишите принцип работы гистерезисного компаратора.
43. Что называется постулатом триггера?
44. По каким признакам классифицируют триггеры?
45. Дайте классификацию триггеров по типам информационных входов.
46. Что означает определение: "синхронный RS-триггер с инверсными статическими входами"?
47. Какой тип триггера называют триггером защелкой?
48. Почему JK-триггер является наиболее универсальным?
49. Чем различаются между собой одно и двухступенчатые триггеры различных типов?
50. Проиллюстрируйте выполнение триггеров различных типов на основе JK-триггера.
51. Каковы особенности триггеров с динамическим управлением?

52. По каким признакам можно провести классификацию регистров? Приведите классификацию регистров.
53. Приведите структурные схемы и условные обозначения параллельного, сдвигающего и реверсивного регистра. Опишите принцип их работы.
54. Назовите основные параметры и признаки классификации счетчиков.
55. Каким образом достигается повышение быстродействия счетчиков?
56. Как осуществляется предварительная установка счетчиков?
57. Что общего и каковы отличия потенциального и импульсного способов представления лог. 0 и лог. 1?
58. Назовите условия совместимости уровней входных и выходных сигналов логических элементов.
59. Что характеризуют коэффициенты объединения по входу и разветвления по выходу и каковы их типовые значения?
60. Изобразите амплитудную передаточную характеристику инвертирующего усилителя. В чем заключается формирующее свойство ЛЭ?
61. Чем определяется зона импульсной помехоустойчивости ЛЭ?
62. Назовите основные схемотехнические решения, применяемые при создании базовых ЛЭ разных типов; сравните их по техническим параметрам.
63. Приведите схему базового элемента ЗИ-НЕ ТТЛ и опишите ее функционирование.
64. Перечислите динамические параметры ЛЭ.
65. Сравните основные параметры ИС ТТЛ различных серий. Объясните причины существующих отличий.
66. Приведите схему токового ключа как основы БЛЭ ИС ЭСЛ.
67. Опишите функционирование схемы БЛЭ ЭСЛ.
68. В чем заключаются схемотехнические способы повышения быстродействия БЛЭ ЭСЛ?
69. Какие особенности характеризуют схемы на базе МДП-транзисторов?
70. Приведите схему ключа с нагрузочным МДП-транзистором и опишите ее функционирование.
71. Приведите схемы БЛЭ на МДП-транзисторах, реализующих операции ЗИ-НЕ и ЗИЛИ-НЕ и опишите их функционирование.
72. Приведите схему и статическую характеристику ключа на КМОП-транзисторах.
73. Приведите схемы БЛЭ КМОП, выполняющие операции ЗИ-НЕ и З ИЛИ-НЕ.
74. В чем заключаются особенности ЛЭ И2Л. Приведете принципиальную схему базового логического элемента И2Л.

7.1. Основная литература:

1. Игнатов, А. Н. Классическая электроника и наноэлектроника [Электронный ресурс] : учеб. пособие / А. Н. Игнатов, Н. Е. Фадеева, В. Л. Савиных, В. Я. Вайспапир, С. В. Воробьева. ? 2-е изд., стер. . М. : ФЛИНТА, 2012. ? 728 с. - ISBN 978-5-9765-0263-5. Сайт ЭБС Знаниум. Режим доступа: <http://znanium.com/bookread2.php?book=455216>. - свободный.
2. Черепанов А.К. Микросхемотехника : учебник / А. К. Черепанов. ? М. : ИНФРА-М, 2018. ? 292 с. ? (Высшее образование: Бакалавриат). ? www.dx.doi.org/10.12737/textbook_599ff21797d959.08246105. [Электронный ресурс]. Сайт ЭБС Знаниум. Режим доступа: <http://znanium.com/bookread2.php?book=891375>. - свободный.
3. Игнатов, А. Н. Наноэлектроника. Состояние и перспективы развития [Электронный ресурс] : учеб. пособие / А. Н. Игнатов. ? М. : ФЛИНТА, 2012. ? 360 с. - ISBN 978-5-9765-1619-9. [Электронный ресурс]. Сайт ЭБС Знаниум. Режим доступа: <http://znanium.com/bookread2.php?book=455222>. - свободный.

7.2. Дополнительная литература:

1. Гальперин М. В. Электронная техника: Учебник / М.В. Гальперин. - 2-е изд., испр. и доп. - М.: ИД ФОРУМ: НИЦ ИНФРА-М, 2014. - 352 с.: ил.; 60x90 1/16. - (Профессиональное образование). (переплет) ISBN 978-5-8199-0176-2. [Электронный ресурс]. Сайт ЭБС Знаниум. Режим доступа: <http://znanium.com/bookread2.php?book=420238>. - свободный.
2. Величко А. А. Методы исследования микроэлектронных и наноэлектронных материалов и структур. Часть II/ВеличкоА.А., ФилимоноваН.И. - Новосиб.: НГТУ, 2014. - 227 с.: ISBN 978-5-7782-2534-3. [Электронный ресурс]. Сайт ЭБС Знаниум. Режим доступа: <http://znanium.com/bookread2.php?book=546528>. - свободный.
3. Левицкий, А. А. Проектирование микросистем. Программные средства обеспечения САПР [Электронный ресурс] : Учеб. пособие / А. А. Левицкий, П. С. Маринушкин. - Красноярск : Сиб. федер. ун-т, 2010. - 156 с. - ISBN 978-5-7638-2111-6. [Электронный ресурс]. Сайт ЭБС Знаниум. Режим доступа: <http://znanium.com/bookread2.php?book=442124>. - свободный.

7.3. Интернет-ресурсы:

FPGA/CPLD - ПЛИС (Программируемые Логические Интегральные Схемы) - <http://www.fpga-cpld.ru/>

АППАРАТНО - ПРОГРАММНЫЙ КОМПЛЕКС ИЗУЧЕНИЯ ПАИС С ДИСТАНЦИОННЫМ ДОСТУПОМ - http://elar.urfu.ru/bitstream/10995/26724/1/notv_2013_07.pdf

Программирование FPGA(ПЛИС), VHDL, AHDL - <http://njinmnp.narod.ru/vhdl/vhdl.html>

Программируемые аналоговые интегральные схемы ИС Anadigm - http://www.kit-e.ru/articles/plis/2007_12_12.php

Универсальные аналоговые программируемые ИС: выбор элементарных функциональных узлов (теоретическое обоснование) - <http://www.electronics.ru/journal/article/1055>

8. Материально-техническое обеспечение дисциплины(модуля)

Освоение дисциплины "Микроэлектроника" предполагает использование следующего материально-технического обеспечения:

Компьютерный класс, представляющий собой рабочее место преподавателя и не менее 15 рабочих мест студентов, включающих компьютерный стол, стул, персональный компьютер, лицензионное программное обеспечение. Каждый компьютер имеет широкополосный доступ в сеть Интернет. Все компьютеры подключены к корпоративной компьютерной сети КФУ и находятся в едином домене.

Образовательная платформа NI ELVIS II+; Учебно-отладочная плата NI DE FPGA Bard; Лицензионное программное обеспечение NI LabVIEW/

Программа составлена в соответствии с требованиями ФГОС ВПО и учебным планом по направлению 03.03.03 "Радиофизика" и профилю подготовки Телекоммуникационные системы и информационные технологии .

Автор(ы):

Тюрин В.А. _____

"__" _____ 201__ г.

Рецензент(ы):

Гумеров Р.И. _____

"__" _____ 201__ г.